**Referat fra vejledermøde # 15**

**Dato: 13-01-20**

**Tid: 8:30**

**Sted: Edision - 3 etage**

**Fremmødte: Alle(Andreas)**

**Udeblevet med afbud: Andreas**

**Udeblevet uden afbud: Ingen**

**Dagsorden**

* Problemformulering
  + Skrive egen? Eller bruge den som er lavet
    - Bruge den som er lavet
* Ændring ligger i ekstra use cases hvis det bliver gjort.
* Tidsplanen
  + Skal være som bilag
* Logbog
  + Hvis der er noget logbog, skal det tilføjes ellers skal man ikke reverse engineer.
* Use case diagrammer om de skal med i rapporten?
  + Man har den med i rapporten.
  + Overblik over systemet (Primær og sekundær aktører)
  + Bruge den som den er – Use cases
* BJT - Strømstyret spændingsregulator
  + Hvilken strøm der skal ind i basen for at åbne collectoren i BJT’en
    - Beta værdi - HFE (HFE kan fremkomme i datablad)
* BJT og MOSFET
* SW dokumentation
  + Source kode og test – Source kode som bruges til at teste moduler skal ligge i bilag. (Mains som er til at teste) Der skal så skrives om dem.
  + Skrivning om test skrives i SW dokumentation.
* Individuelle konklusioner
  + Konklusion for hardware del
  + Software del
  + Hele projektet
  + Individuelle konklusioner (Hvad man har lært)
    - Fagligt
    - Hvad man har fået ud af gruppen
    - Hvordan gik møder
    - Slags evaluering
    - Processen
* Software tekst
  + Modulbeskrivelse + lidt tekst
  + Overordnet forklaring – Sparet hardware,
  + Hvis.. UML diagram / pseudo kode
* Mest komplekse software main skal have et UML diagram
* Sidste møde